**MYTHIC授权使用CODASIP L30 RISC-V核心，为其下一代AI处理器产品保驾护航！**

**德国慕尼黑 - 2021年8月10日** 可定制RISC-V®嵌入式处理器IP的领先供应商Codasip今天宣布，美国著名人工智能处理器公司Mythic选择Codasip的L30（原Bk3）RISC-V核心，为其下一代模拟矩阵处理器（Mythic AMP™）保驾护航。

Mythic在其革命性的新产品M1076 Mythic AMP™中使用了Codasip RISC-V核心产品，该产品具有一流的性能效率和可扩展性等优势。Mythic的模拟矩阵处理器设计包含平铺数组，每个数组都包含：用于存储神经网络权重和执行矩阵乘法的大型模拟计算引擎（ACE）；用于在神经网络节点之间传递数据的本地SRAM存储器，；用于处理ACE未处理的操作单指令多数据（SIMD）单元以及用于控制数组排序和操作的Codasip处理器。Mythic通过使用Codasip Studio工具集来定制自定义Codasip处理器IP，以满足M1076 AMP的独特计算要求。

"来自Codasip的RISC-V核心和定制工具集帮助我们加快了新一代M1076 AMP产品的设计，同时提供了所需的灵活性，以及无与伦比的性能和功率效率组合，"Mythic工程副总裁Ty Garibay说。"我们期待继续与Codasip合作，为尖端的人工智能应用开发Mythic的下一代突破性处理器"。

"我们一直很高兴看到Mythic革命性的模拟矩阵处理器的推出，同时很荣幸参与到Mythic新一代人工智能处理器设计工作。"

Codasip首席执行官兼创始人马克仁（Karel Masařík）博士说。

Codasip L30 处理器是基于RISC-V开放式指令集架构（ISA）。它针对低功耗和面积效率进行了优化。具有一个单一的3级处理器流水线架构，可选缓存，可选浮点单元、乘法和除法，JTAG，RISC-V调试，以及工业标准总线接口（AMBA）。此外还包括通过标准的RISC-V PMP对特权模式和内存保护的支持，从而使得Codasip L30成为传统的专有微控制器核心的强有力替代方案。同时L30完全符合RISC-V标准，兼具可配置和可扩展功能。

**关于Codasip**

Codasip提供领先的RISC-V处理器IP和高级处理器设计工具，为IC设计者提供RISC-V开源ISA的所有优势，以及定制处理器IP的独特能力。作为RISC-V基金会的创始成员和基于LLVM和GNU的处理器解决方案的长期供应商，Codasip致力于为嵌入式处理器提供开放标准。Codasip成立于2014年，总部位于德国慕尼黑，目前在欧洲和中国设有办事处，销售代表遍布全球。有关我们产品和服务的更多信息，请访问：[www.codasip.com](http://www.codasip.com) 了解有关RISC-V的更多信息，请访问[www.riscv.org](http://www.riscv.org)

**媒体联系**：

Codasip高级市场总监罗迪（Roddy Urquhart）

邮件：[rurquhart@codasip.com](mailto:rurquhart@codasip.com)

[www.codasip.com](http://www.codasip.com) | [contact@codasip.com](mailto:contact@codasip.com)